

Universidade Federal do Vale do São Francisco – UNIVASF

Curso: Engenharia da Computação

Disciplina: Laboratório de Eletrônica Digital I

Professor: Leonardo Barreto Campos

Aluno: _____

Valor: 5,00

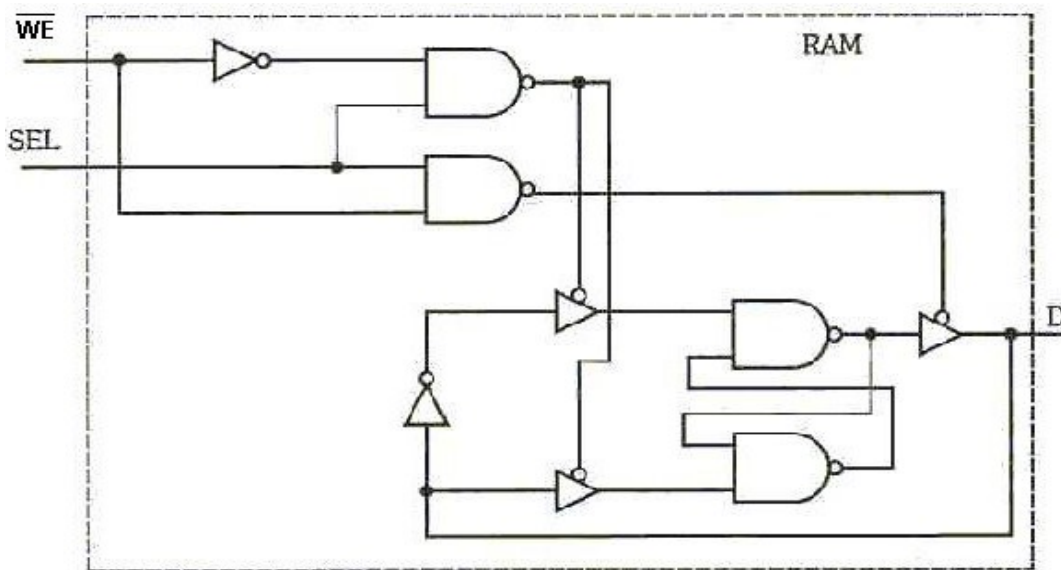
Data: 18/11/08

Relatório 08

Parte I – Revisão Bibliográfica

Parte II – Experimento

Projete uma célula de memória conforme a figura abaixo.



Considere o funcionamento do buffer da seguinte forma:

M	Ch	E	S
0	FECHADA	0	0
		1	1
1	ABERTA	X	ALTA IMPEDÂNCIA

