

Universidade Federal do Vale do São Francisco – UNIVASF

Curso: Engenharia da Computação

Disciplina: Laboratório de Eletrônica Digital I

Professor: Leonardo Barreto Campos

Aluno: _____

Valor: 1,00

Data: 07/10/08

Pré-Relatório / Relatório 04

Parte I – Revisão Bibliográfica

Parte II – Experimentos Práticos

1. Deseja-se implementar um circuito que multiplexe 3 entradas digitais K, P e Z condicionalmente à subtração de 2 números de 2 bits, A (A_1A_0) e B (B_1B_0). O circuito deve fazer passar:

$$Y = K, \text{ se } A - B = 0,$$

$$Y = P, \text{ se } A - B > 0,$$

$$Y = Z, \text{ se } A - B < 0.$$

Projete o circuito desejado utilizando um “subtrator” de 2 bits e um multiplexador de 3 para 8 linhas.

2. Projete um decodificador BCD 8421 para 2 entre 5.
3. Projete um decodificador para, a partir de um código binário, escrever a seqüência da abaixo em um display de 7 segmentos catodo comum.

CARACTERE	h	a	C	E
CASO	0	2	4	6

OBS: Procurem na bibliografia como funciona o display de 7 segmentos. O Relatório tem, apenas, três questões portanto, pesquisem!!! Confio em vocês!!!

Parte III – Aplicabilidade