



Universidade Federal do Vale do São Francisco – UNIVASF

Curso: Engenharia da Computação

Disciplina: Laboratório de Eletrônica Digital I

Professor: Leonardo Barreto Campos

Aluno: _____

Valor: 1,00

Data: 09/09/08

Pré-Relatório / Relatório 03

Parte I – Revisão Bibliográfica

Parte II – Experimentos Práticos

1. Projete um somador BCD de 8 bits, com circuito detector para correção.
2. Projete um circuito que funcione como um meio somador utilizando apenas portas lógicas.
3. Projete um somador completo de 2 bits utilizando apenas portas lógicas. Implemente também o circuito de carry antecipado e indicação de overflow.
4. Projete um somador de números binários de 8 bits.
5. Projete um somador / subtrator completo para 2 números de 4 bits.

(OBS: Será permitido a utilização do CI 74283 nos exercícios práticos 4 e 5)

Parte III – Aplicabilidade