

Universidade Federal do Vale do São Francisco – UNIVASF

Curso: Engenharia da Computação

Disciplina: Laboratório de Eletrônica Digital I

Professor: Leonardo Barreto Campos

Aluno: _____

Data: 26/04/08

Pré-Relatório / Relatório 01

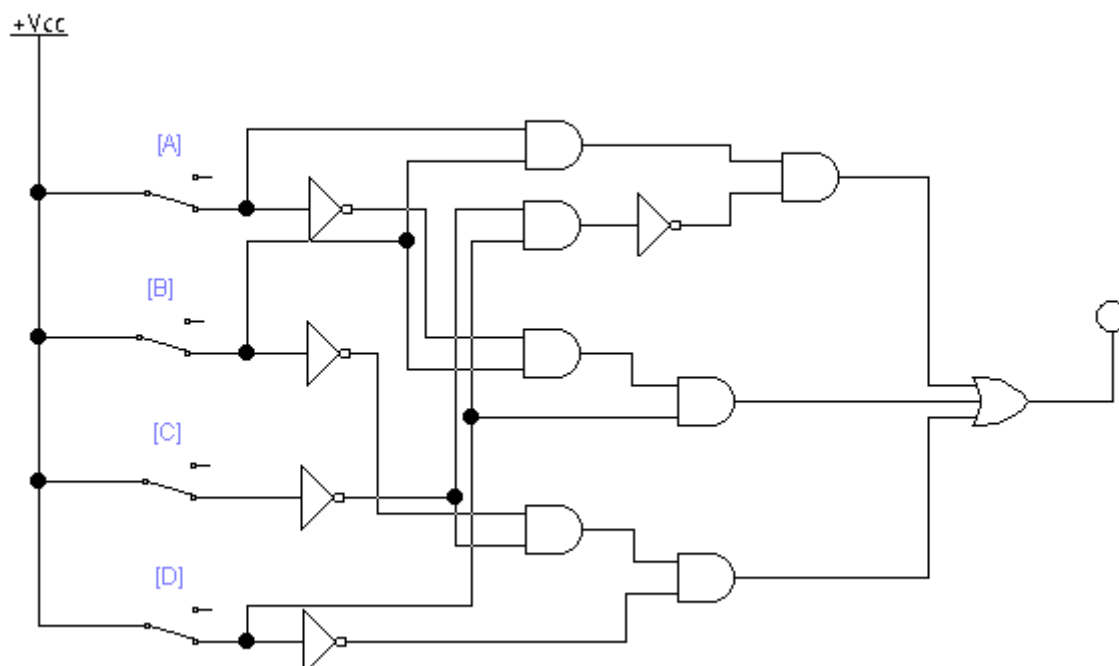
Parte I – Revisão Bibliográfica

Parte II – Experimentos Práticos

1. Simplifique a expressão abaixo usando a álgebra booleana e em seguida projete um circuito lógico correspondente.

$$S = \overline{\overline{\overline{M}N}Q} \cdot \overline{\overline{M}\overline{N}Q} \cdot \overline{\overline{M}N\overline{Q}}$$

2. Projete o circuito correspondente ao circuito lógico da figura abaixo:



3. Projete o circuito correspondente à tabela-verdade mostrada na Tabela abaixo:

A	B	C	S
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

4. Projete o circuito do Problema 2 usando apenas portas NAND

Parte III – Aplicabilidade