

**Prof. Leonardo Barreto Campos**  
**Graduação em Engenharia da Computação – UNIVASF**  
**Disciplina de Laboratório de Eletrônica Digital I**  
**Cronograma de Aulas 2008.2**

Data	CH	Assunto
3ª, 05/08	02	Apresentação do programa da disciplina, ementa e calendário
3ª, 12/08	04	Apresentação de softwares de auxílio
3ª, 19/08	06	Apresentação dos equipamentos do laboratório (Kit, multímetro, Cis, etc)
3ª, 26/08	08	Portas Lógicas
3ª, 02/09	10	Circuitos Combinacionais
3ª, 09/09	12	Circuitos Aritméticos
3ª, 23/09	14	Prova da 1ª Unidade
3ª, 30/09	16	Placa de Circuito Impresso
3ª, 07/10	18	Flip-Flop
3ª, 14/10	20	Registradores e Contadores
3ª, 21/10	22	Prova da 2ª Unidade
3ª, 04/11	24	Porta Paralela. Entrega do Projeto Placa de Circuito Impresso
3ª, 11/11	26	Mux/Demux
3ª, 18/11	28	Memória
3ª, 25/11	30	Conversor D/A
Sáb, 29/11	32	Entrega do Projeto de Porta Paralela
3ª, 09/12	-	Prova Final

AGOSTO/2008							OUTUBRO/2008							DEZEMBRO/2008						
D	S	T	Q	Q	S	S	D	S	T	Q	Q	S	S	D	S	T	Q	Q	S	S
					1	2				1	2	3	4		1	2	3	4	5	6
3	4	5	6	7	8	9	5	6	7	8	9	10	11	7	8	9	10	11	12	13
10	11	12	13	14	15	16	12	13	14	15	16	17	18	14	15	16	17	18	19	20
17	18	19	20	21	22	23	19	20	21	22	23	24	25	21	22	23	24	25	26	27
24	25	26	27	28	29	30	26	27	28	29	30	31		28	29	30	31			
31																				

  

SETEMBRO/2008							NOVEMBRO/2008						
D	S	T	Q	Q	S	S	D	S	T	Q	Q	S	S
	1	2	3	4	5	6							1
7	8	9	10	11	12	13	2	3	4	5	6	7	8
14	15	16	17	18	19	20	9	10	11	12	13	14	15
21	22	23	24	25	26	27	16	17	18	19	20	21	22
28	29	30					23	24	25	26	27	28	29
							30						

  

Legenda:	
	Feriado/Recesso
	Evento da Univasf
	Prova
	Prova Final