



Universidade Federal do Vale do São Francisco – UNIVASF

Curso: Engenharia da Computação

Disciplina: Laboratório de Eletrônica Digital I

Professor: Leonardo Barreto Campos

Aluno: _____

Valor: 5,00

Data: 17/05/08

Relatório 06

Parte I – Revisão Bibliográfica

Parte II – Experimento

Projete um circuito divisor que recebe da porta paralela do computador dois números binários x_1x_0 (Divisor) e $y_2y_1y_0$ (Dividendo) e envia para o endereço 379h da porta paralela um número binário de saída $z_2z_1z_0$ que é igual à divisão aritmética dos dois números de entrada e uma saída r_1r_0 que é igual ao resto da divisão. Quando a divisão não for possível, todos os sinais de saída deverão ficar BAIXO.

OBS: x_0 , y_0 , z_0 e r_0 são os bits menos significativos

Parte III – Código Fonte