



Universidade Federal do Vale do São Francisco – UNIVASF

Curso: Engenharia da Computação

Disciplina: Laboratório de Eletrônica Digital I

Professor: Leonardo Barreto Campos

Aluno: _____

Valor: 1,00

Data: 03/04/08

Relatório 04

Parte I – Revisão Bibliográfica

Parte II – Experimento

Projete um circuito lógico que tenha dois sinais de entrada, A_1A_0 e uma entrada de controle S de forma que SEMPRE que S for 0 a saída é a mesma que a entrada A_0 , por outro lado, a saída será a mesma que a entrada A_1 SEMPRE que S for 1.

Parte III – Aplicabilidade