



Universidade Federal do Vale do São Francisco – UNIVASF

Curso: Engenharia da Computação

Disciplina: Laboratório de Eletrônica Digital I

Professor: Leonardo Barreto Campos

Aluno: _____

Valor: 1,00

Data: 03/04/08

Relatório 04

Parte I – Revisão Bibliográfica

Parte II – Experimento

Projete um circuito detector de igualdade que recebe dois números binários de quatro bits $x_3x_2x_1x_0$ e $y_3y_2y_1y_0$ e gera uma saída ALTO quando os dois números forem idênticos.

OBS: x_0 e y_0 são os bits menos significativos

Parte III – Aplicabilidade