



Universidade Federal do Vale do São Francisco – UNIVASF

Curso: Engenharia da Computação

Disciplina: Laboratório de Eletrônica Digital I

Professor: Leonardo Barreto Campos

Aluno: _____

Valor: 1,00

Data: 03/04/08

Relatório 04

Parte I – Revisão Bibliográfica

Parte II – Experimento

Projete um circuito expoente que recebe dois números binários x_1x_0 e y_1y_0 e gera um número binário de saída $z_3z_2z_1z_0$ que é igual ao produto aritmético $(x_1x_0)^{y_1y_0}$ dos dois números de entrada. Quando o resultado exceder o número de representações possíveis de Z, todos os sinais de saída deverão ficar alto.

OBS: x_0 , y_0 e z_0 são os bits menos significativos

Parte III – Aplicabilidade