



**Universidade Federal do Vale do São Francisco – UNIVASF**

**Curso:** Engenharia da Computação

**Disciplina:** Laboratório de Eletrônica Digital I

**Professor:** Leonardo Barreto Campos

**Aluno:** \_\_\_\_\_

**Valor:** 1,00

**Data:** 03/04/08

## **Relatório 04**

### **Parte I – Revisão Bibliográfica**

### **Parte II – Experimento**

Projete um circuito multiplicador que recebe dois números binários  $x_1x_0$  e  $y_1y_0$  e gera um número binário de saída  $z_3z_2z_1z_0$  que é igual ao produto aritmético dos dois números de entrada.

**OBS:**  $x_0$ ,  $y_0$  e  $z_0$  são os bits menos significativos

### **Parte III – Aplicabilidade**