



**Universidade Federal do Vale do São Francisco – UNIVASF**

**Curso:** Engenharia da Computação

**Disciplina:** Laboratório de Eletrônica Digital I

**Professor:** Leonardo Barreto Campos

**Aluno:** \_\_\_\_\_

**Valor:** 0,25

**Data:** 06/05/08

### **Pré-Relatório / Relatório 06**

#### **Parte I – Revisão Bibliográfica**

Apenas para o Relatório Final

#### **Parte II – Experimentos Práticos**

1. Projete um contador síncrono usando Flip Flops J-K que tenham a seguinte sequência: 000, 010, 101, 110 e repete. Os estados indesejáveis (não usados) 001, 011, 100 e 111 devem ser considerados como estados de irrelevância.
2. Projete um registrador de deslocamento circular de 3 bits.
3. Projete um contador binário decrescente de módulo 8, síncrono, auto-reciclável, com um Flip Flop tipo D.
4. Projete um circuito para transferência paralela de dados de três bits

(OBS: Projetar o 4º experimento apenas no relatório final)

#### **Parte III – Aplicabilidade**

Apenas para o Relatório Final