

Universidade Federal do Vale do São Francisco – UNIVASF

Curso: Engenharia da Computação

Disciplina: Laboratório de Eletrônica Digital I

Professor: Leonardo Barreto Campos

Aluno: _____

Valor: 0,25

Data: 11/03/08

Pré-Relatório / Relatório 02

Parte I – Revisão Bibliográfica

Parte II – Experimentos Práticos

1. Projete um circuito minimizado que execute a Saída da tabela da verdade abaixo:

A	B	C	D	S
0	0	0	0	X
0	0	0	1	0
0	0	1	0	X
0	0	1	1	1
0	1	0	0	1
0	1	0	1	X
0	1	1	0	0
0	1	1	1	1
1	0	0	0	0
1	0	0	1	1
1	0	1	0	0
1	0	1	1	X
1	1	0	0	1
1	1	0	1	1
1	1	1	0	1
1	1	1	1	X

2. Projete um codificador que transforme um código decimal em binário (BCD8421). Utilize apenas portas lógicas NAND.
3. Projete um decodificador para, a partir de um código binário, escrever a seqüência da abaixo em um display de 7 segmentos catodo comum.

CARACTERE	C	E	F	G
CASO	0	2	4	6

Parte III – Aplicabilidade