

Prof. Leonardo Barreto Campos
Graduação em Engenharia da Computação – UNIVASF
Disciplina de Laboratório de Eletrônica Digital
Cronograma de Aulas, 2008.1

Data	CH	Assunto
3 ^a , 19/02	02	Apresentação do programa da disciplina, ementa e calendário
3 ^a , 26/02	04	Apresentação de softwares de auxílio
3 ^a , 04/03	06	Portas Lógicas
3 ^a , 11/03	08	Portas Lógicas
3 ^a , 18/03	10	Circuitos Combinacionais
3 ^a , 25/03	12	Circuitos Aritméticos
3 ^a , 01/04	14	Prova da 1 ^a Unidade
3 ^a , 22/04	16	Porta Paralela
3 ^a , 29/04	18	Flip-Flop
3 ^a , 06/05	20	Flip-Flop
3 ^a , 06/05	22	Projeto Porta Paralela
3 ^a , 10/05	24	Prova da 2 ^a Unidade
3 ^a , 13/05	26	Contadores
3 ^a , 20/05	28	Contadores
3 ^a , 27/05	30	Mux/Demux
3 ^a , 03/06	32	Mux/Demux
3 ^a , 10/06	34	Prova da 3 ^a Unidade
3 ^a , 17/06	-	Prova Final

FEVEREIRO/2008

D	S	T	Q	Q	S	S
					1	2
3	4	5	6	7	8	9
10	11	12	13	14	15	16
17	18	19	20	21	22	23
24	25	26	27	28	29	

ABRIL/2008

D	S	T	Q	Q	S	S
		1	2	3	4	5
6	7	8	9	10	11	12
13	14	15	16	17	18	19
20	21	22	23	24	25	26
27	28	29	30			

JUNHO/2008

D	S	T	Q	Q	S	S
1	2	3	4	5	6	7
8	9	10	11	12	13	14
15	16	17	18	19	20	21
22	23	24	25	26	27	28
29	30					

MARÇO/2008

D	S	T	Q	Q	S	S
						1
2	3	4	5	6	7	8
9	10	11	12	13	14	15
14	17	18	19	20	21	22
21	24	25	26	27	28	29
30	31					

MAIO/2008

D	S	T	Q	Q	S	S
				1	2	3
4	5	6	7	8	9	10
11	12	13	14	15	16	17
18	19	20	21	22	23	24
25	26	27	28	29	30	31

Legenda:

	Feriado/Recesso
	Evento da Univasf
	Prova
	Prova Final